5 Henne's Sites

AN011: AVR-Programmierung

Inhalt

- Einleitung
- Hardware
- Installation
- Setup
- Flashen von AVR
- Setzen der fuse bits
- board.hex

Einleitung

Diese Application Note beschreibt die Programmierung von AVRs mit Hilfe des ATMEL Studios. Sie ist auf den DMX-Transceiver zugeschnitten, sollte sich aber auch allgemein anwenden lassen.

Hardware

Als USB-Programmer ist der AVRISPmkII von ATMEL (jetzt Microchip) empfehlenswert. Es gibt auch zahlreiche andere ISP-Programmer für AVR Mikrocontroller, die ebenfalls kompatibel mit dem ATMEL Studio sein sollen. Bitte beachten Sie die Installationsanleitung des jeweiligen Herstellers.



Abbildung 1: ISP-Programmer (AVRISPmkII)

Ein DMX-Transceiver ab der Rev. 3.2 kann direkt angeschlossen werden.

Der Anschluss an einen DMX-Transceiver der Rev. 3.01 und kleiner erfolgt über ein Adapterkabel. Die Versorgungsspannung VCC wurde nicht auf der ISP-Steckverbindung herausgeführt und muss daher separat von der Platine bezogen werden.



Abbildung 2: Adapterkabel für DMX-Transceiver Rev. 3.01

Installation

Laden Sie zunächst eine aktuelle Version des ATMEL Studios herunter und folgen Sie den Installationsanweisungen: <u>https://www.microchip.com/mplab/avr-support/avr-and-sam-downloads-archive</u>

Setup

Verbinden Sie zunächst den ISP-Programmer mit dem Computer. Die LEDs des AVRISPmkII sollten wie auf Abbildung 1 dargestellt leuchten – andernfalls war die Installation des Treibers nicht erfolgreich.

Verbinden Sie anschließend den ISP-Programmer – gegebenenfalls über das Adapterkabel - mit dem DMX-Transceiver und verbinden den DMX-Transceiver mit einer Betriebsspannung zwischen 9V und 12V. Beide LEDs des AVRISPmkII sollten nun grün leuchten.

Leuchtet die eine LED weiterhin rot, wurde VCC nicht erkannt: Bitte prüfen Sie, ob 5V zwischen + und GND anliegen (vgl. Abb. 3):



Abbildung 3: Prüfen von VCC

Blinkt die eine LED orange, hat der AVRISPmkII einen Fehler in der Verbindung festgestellt. Bitte überprüfen Sie ggf. nochmals sorgfältig das Adapterkabel.

Eventuell wurde der Programmer auch verkehrt herum aufgesteckt.

Starten Sie nun das ATMEL Studio:

Möchten Sie eine bestehende Firmware auf den AVR übertragen, wählen Sie direkt "Device Programming" (vgl. Abb. 4).

Möchten Sie eine Firmware anpassen, wählen Sie "Open Project...".

Abbildung 4: Device Programming

) 🏑 D

Wählen Sie als Tool Ihren ISP-Programmer, den ATmega8515 als Device und ISP als Interface aus und bestätigen durch Klick auf Apply:

Device Programming					?	×
Tool Device AVRISP mkll ~ ATmega8515	Interface IISP V Apply	Device signature not read Read	Target Voltage	Ŷ		

Abbildung 5: Settings

Da bei den meisten AVR ab Werk eine Betriebsfrequenz von 1 MHz eingestellt ist, sollte die ISP Clock zunächst mit 125 kHz arbeiten:

T.

AVRISP mkll (0000B0002915) - Device Programming				
Tool Device AVRISP mkll ~ ATmega85	Interface 15 • ISP • Apply	Device signature 0x1E9306 Read	Target Voltage 4,8 V Read	Č
Interface settings	SP Clock			
Tool information		· · · ·		125 kHz
Device information		—	Res	et to default clock
Oscillator calibration	The ISP Clock frequency must be	e lower than 1/4 of frequenc	y the device is operating	g on.
Memories				Set
Fuses				Set
Lock bits				
Production file				

Abbildung 6: ISP Clock

Prüfen Sie abschließend die Verbindung durch Auslesen der Device signature. Die Target Voltage sollte beim DMX-Transceiver ca. 5,0V betragen.

Flashen von AVR

- 1. Gehen Sie links auf "Memories".
- 2. Laden Sie das gewünschte Projekt von Henne's Sites und entpacken das Archiv.
- 3. Öffnen Sie für den Flash-Speicher die gewünschte .hex-Datei aus dem Debug-Ordner des Projektes.
- 4. Flashen Sie den AVR durch Klick auf "Program".

AVRISP mkll (0000B0002915) - Device Programming				
Tool Device AVRISP mkll ~ ATmega8	Interface Device signature Target Voltage			
Interface settings Tool information Device information	Device Erase Chip Erase now Flash (8 KB) C:\Users\Hendrik\Documents\eigeneProgramme\Rev3 0\Board\BoardTest\Debug\BoardTest	st.he 🎽 📖]	
Memories Fuses	✓ Erase device before programming ✓ ✓ Verify Flash after programming ✓ ✓ Advanced ✓	Read		
Production file	EEPROM (512 bytes)	× Read		
	Advanced			

Abbildung 7: Flashen der Firmware

Setzen der fuse bits (ohne Bootloader)

Ab Werk ist der interne RC-Oszillator (1MHz) als Taktquelle ausgewählt. Da dies für DMX zu langsam ist, muss der Quarz (8MHz) ausgewählt werden. Dies geschieht über folgende Anpassung der fuse bits:

- 1. Gehen Sie links auf "Fuses"
- 2. Lesen Sie die aktuellen Einstellungen aus.
- 3. Verändern Sie die bits gemäß Abbildung 8 (0x9D; 0x3F).
- 4. Schreiben Sie die fuse bits zurück.

AVRISP mkll (0000B0002915) - Device Programming ? \times Device Interface Device signature Target Voltage Tool ~ Apply AVRISP mkll ~ ATmega8515 ISP • 0x1E9306 Read 4,9 V Read Ö Fuse Name Value Interface settings HIGH.S8515C Tool information HIGH.WDTON ✓ Device information HIGH.SPIEN \checkmark Oscillator calibration HIGH.EESAVE Memories **WHIGH.BOOTSZ** Boot Flash size=256 words Boot address=\$0F00 ~ Fuses HIGH.BOOTRST Lock bits HIGH.CKOPT Production file **LOW.BODLEVEL** Brown-out detection at VCC=4.0 V 👋 **LOW.BODEN** ~ LOW.SUT_CKSEL Ext. Crystal/Resonator High Freq.; Start-up time: 16K CK + 64 ms 💙 Fuse Register Value HIGH 0x9D LOW 0x3F Copy to clipboard Auto read Program Verify Read Verify after programming

Abbildung 8: fuse bits (Settings für externen Quarz, Brown-Out Überwachung und Watchdog)

Setzen der fuse bits (mit Bootloader)

Ab Werk ist der interne RC-Oszillator (1MHz) als Taktquelle ausgewählt. Da dies für DMX zu langsam ist, muss der Quarz (8MHz) ausgewählt werden. Dies geschieht über folgende Anpassung der fuse bits:

- 1. Gehen Sie links auf "Fuses"
- 2. Lesen Sie die aktuellen Einstellungen aus.
- 3. Verändern Sie die bits gemäß Abbildung 9 (0x9C; 0x3F).
- 4. Schreiben Sie die fuse bits zurück.

Tool Device	Interface	Apply	Device signature	Read	Target Voltage	A
, unogue		7,664	0.125500	Iteau	4,0 V	*
Interface settings	Fuse Name			Value		
Tool information	WHIGH.S8515C					
Davies information	HIGH.WDTON	\checkmark				
Device information	HIGH.SPIEN	\checkmark				
Oscillator calibration	HIGH.EESAVE					
Memories	HIGH.BOOTSZ	Boot Flash	size=256 words Boo	ot address	s=\$0F00 ~	
Fuses		-	5120-250 110105 500	or duales.		
Lock bits		✓				
Production file	LOW.BODLEVEL	Brown-out	detection at VCC=4	.0 V ~		
	VLOW.BODEN	✓				
	✓LOW.SUT_CKSEL	Ext Crystal	Resonator High Fre	on · Start-i	in time: 16K CK + 6	4 ms \vee
	Ext. Clystal/Resonator High Freq., start-up time. Tok CK + 04 his				1115	
	Fuse Register Value					
	HIGH 0x9C					
	LOW 0x3F]				
						Copy to clipboard
	Auto read	mina			Program	Verify Read
		ming				

Abbildung 9: fuse bits (Settings für externen Quarz, Bootloader, Brown-Out Überwachung und Watchdog)

Zum Nutzen des Bootloaders starten Sie den DMX Transceiver mit allen DIPs off. Die Übertragung von Firmwares erfolgt mit Hilfe der Software OpenRDM.

board.hex

Hierbei handelt es sich um ein Testfile für den DMX-Transceiver.

- 1. Laden Sie das Projekt herunter.
- 2. Übertragen Sie die hex-Datei in den Flash-Speicher Ihres AVRs.
- 3. Selektieren Sie durch Anpassen der fuse bits den externen Quarz.

Testfunktionen:

Blinken der roten LED zeigt an, dass das Testfile in den Flash geladen wurde.

Alle DIPs off:

Leuchten der grünen LED zeigt an, dass sie korrekt eingebaut wurde.

Alle DIPs an:

Leuchten der grünen LED zeigt an, dass alle DIP-Schalter korrekt verlötet sind.

Nur DIP1 an:

Leuchten der grünen LED zeigt an, dass die fuse bits angepasst wurden.

Nur DIP2 an:

Leuchtet die grüne LED, liegt irgendein Signal am DMX-Eingang an. Es mag sein, dass D+ und D- verpolt sind.

Nur DIP3 an:

Leuchtet die grüne LED, wurde ein korrektes DMX-Signal erkannt.

Nur DIP4 an:

Leuchtet die grüne LED, funktioniert die angeschlossene ZC-Detection.